(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-69017 (P2000-69017A)

(43)公開日 平成12年3月3日(2000.3.3)

(51) Int.Cl. ⁷	ř	<mark>後別記号</mark>	FΙ			テーマコード(参考)
H04L	12/28		H04L	11/20	G	5 K 0 3 0
	29/14		H04Q	3/00		5 K O 3 5
H04Q	3/00		H04L	13/00	3 1 3	

審査請求 未請求 請求項の数2 OL (全 9 頁)

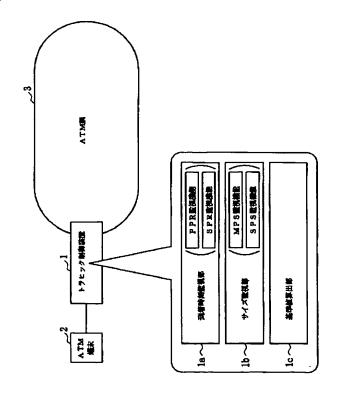
(21)出願番号	特願平10-23244 0	(71)出顧人 000004226		
		日本電信電話株式会社		
(22)出顧日	平成10年8月19日(1998.8.19)	東京都千代田区大手町二丁目3番1号		
		(72)発明者 草野 秀幸		
		東京都新宿区西新宿三丁目19番2号 日本		
		電信電話株式会社内		
		(72)発明者 大羽 巧		
		東京都新宿区西新宿三丁目19番2号 日本		
		電信電話株式会社内		
		(74)代理人 100077274		
		弁理士 礁村 雅俊 (41.1.2)		
		Fターム(参考) 5K030 HA10 LC06 MA04 MB09 MB11		
		MB12		
		5K035 AA03 BB04 DD01		
		Chief law bbox		

(54)【発明の名称】 AAL Type2トラヒック制御装置

(57)【要約】

【課題】 従来技術では、パケットサイズを監視することができず、パケットサイズが可変長となるAAL Type 2におけるCPSパケットに対する正確なトラヒック監視を行うことができない。

【解決手段】 CPSパケットサイズが可変長となるトラヒックを正確に監視するために、AAL Type2 で扱うCPSパケットの到着間隔を監視する手段(到着時刻監視部1a)と共に、そのパケットサイズを監視する手段(サイズ監視部1b)も設け、利用者が通信開始時に申告してきたCPSパケットの到着間隔とパケットサイズおよびそれらのゆらぎ許容値も含めた比較を行い、申告値以上のCPSパケットを検出する構成とする。



1

【特許請求の範囲】

【請求項1】 AAL Type2を適用したATM網におけるCPSパケットに対するトラヒック監視を行うAAL Type2トラヒック制御装置であって、通信開始時に申告された上記CPSパケットの到着間隔よりも早く到着するCPSパケットを不適合パケットとして判定する手段と、通信開始時に申告された上記CPSパケットのサイズよりも大きなサイズのCPSパケットを不適合パケットとして判定する手段とを有することを特徴とするAAL Type2トラヒック制御装置。

【請求項2】 AAL Type2を適用したATM網におけるCPSパケットに対するトラヒック監視を行うAAL Type2トラヒック制御装置であって、通信開始時に申告されたゆらぎ許容値を含む上記CPSパケットを不適合パケットとして判定する手段と、通信開始時に申告されたゆらぎ許容値を含む上記CPSパケットのサイズよりも大きなサイズのCPSパケットを不適合パケットとして判定する手段とを有することを特徴とするAALType2トラヒック制御装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、ATM (Asynchron ous Transfer Mode)網におけるトラヒック制御技術に係わり、特に、AAL Type 2 (ITU-T Recommendation I. 363.2, "B-ISD N ATM Adaptation Layer Type 2 Specification")を適用したATM網におけるトラヒック制御を効率良く行うのに好適なAAL Type 2トラヒック制御装置に関するものである。

[0002]

【従来の技術】ATM網では、利用者(ATM端末)から送られてくるセル・トラヒックが、利用者が通信開始時に申告してきたトラヒック量を超過した場合、網全体の遅延品質や損失品質といった通信品質が低下する恐れがある。従って、利用者から送られてくるセルを正確に監視して、違反したセルを検出するトラヒック制御の機能が重要である。

【0003】図4は、従来のATM網におけるセル・トラヒック制御の手順例を示すフローチャートである。本例は、ITU-T Recommendation I.371, "Traffic control and congestion controlin B-ISDN Annex A"に基づくアルゴリズムを示している。ステップ402においては、ステップ401で例えばトラヒックを監視する装置に到着したセルの到着時刻Taが、利用者が通信開始時に申告したセルの到着から算出される理論セル到着時刻にゆらぎを許容したセル到着許容時刻よりも早いかどうかを監視している。

時期2000-69017

2

早ければ不適合セルとして判定する(ステップ403)。 【0004】ステップ404においては、到着したセルが、ステップ402での判定により、セル到着許容時刻に等しいか、あるいはセル到着許容時刻よりも遅く到着した場合に、次に本装置に到着するセルに対するステップ402での判定を行うための基準となる理論セル到着時刻を、到着したセルの到着時刻と利用者が通信開始時に申告したセル到着間隔に基づき計算する。以下、図5を参照して、上述のアルゴリズムの動作手順の詳細を説10明する。

【0005】図5は、図4におけるセル・トラヒックの 監視手順例の詳細を示すフローチャートである。ステップ502において、セルの到着時刻Ta(ステップ501)が、利用者が通信開始時に申告したPeak Cell Rate (PCR)と、その許容値(Δ pcr)を組み合わせたセル到 着許容時刻と比べ早く到着しているか否か監視する。

【0006】ステップ503においては、到着したセルが、利用者が通信開始時に申告したSustainable Cell R ate(SCR)とその許容値(Δscr)を組み合わせたセル到 20 着許容時刻と比べ早く到着しているか否か監視する。ステップ502,503のいずれかにおいて、到着したセルが、セル到着許容時刻と比べ早く到着している場合には、不適合セルとして判定する(ステップ504)。

【0007】ステップ505では、到着したセルが、ステップ502とステップ503のそれぞれの判定において、利用者が通信開始時に申告したPCR(Peak Cell Rate)、その許容値Δpcr、SCR(Sustainable Cell Rate)、その許容値Δscrを満たしている場合に、次に本装置に到着するセルに対するステップ502とステップ503での判定を行うための基準となる理論セル到着時刻TATpcr、TATscrを計算する。

【0008】例えば、最初のセルの到着時には、理論セル到着時刻TATpcr、TATscrは、その時刻Ta(1)に初期化する。続くセルについては、まずステップ502のPCR(Peak Cell Rate)を監視する処理において、その整合性を判定する。すなわち、k番目のセルの到着時刻Ta(k)が、現在の理論セル到着時刻TATpcrと、その許容値Δpcrを組み合わせたセル到着許容時刻(TATpcr値一許容値Δpcr)よりも早いならば、そのセルは40不適合であると判定し、また、大きいか等しければ、そのセルは適合であると判定する。

【0009】ステップ502において適合と判定されたセルに対しては、ステップ503におけるSCR(Susta inable Cell Rate)の監視を行い、その整合性を判定する。すなわち、k番目のセルの到着時刻Ta(k)が、現在の理論セル到着時刻TATscrとその許容値Δscrを組み合わせたセル到着許容時刻(TATscr値一許容値Δscr)よりも早いならば、そのセルは不適合であると判定し、また、大きい(遅い)か等しければ、そのセルは適合

【0010】ステップ502もしくはステップ503に おいて不適合セルと判定された場合(ステップ504)、 理論セル到着時刻TATpcr、TATscrは変更しない が、ステップ502およびステップ503のいずれにお いても適合セルと判定された場合には、ステップ505 において、次のようにして理論セル到着時刻TATpc r, TATscrを更新する。

【0011】まず、理論セル到着時刻TATpcrに関し ては、セルの到着時刻 Ta(k)が理論セル到着時刻 TA Tpcrよりも小さいか等しいならば、理論セル到着時刻 TATpcrに、利用者が通信開始時に申告したPCR(Pe ak Cell Rate)の逆数(Tpcr)を加えて更新し、また、セ ルの到着時刻 Ta(k)が理論セル到着時刻 TA Tpcrより も大きいならば、(Ta(k)+Tpcr)に更新する。

【0012】同様に、理論セル到着時刻TATscrに関 しては、セルの到着時刻 Ta(k) が理論セル到着時刻 T ATscrよりも小さいか等しいならば、理論セル到着時 刻TATscrに、利用者が通信開始時に申告したSCR (Sustainable Cell Rate)の逆数(Tscr)を加えて更新 し、また、セルの到着時刻 Ta(k)が理論セル到着時刻 TATscrよりも大きいならば、(Ta(k)+Tscr)に更 新する。このようにすることにより、セル・トラヒック の監視を正確に行うことができる。

【0013】しかし、このようなセル・トラヒックの監 視技術は、セルの到着間隔のみを監視しているものであ り、セルのサイズが固定長であることが前提となってい る。そのため、AAL Type2を適用したATM網 には適用することはできない。すなわち、AAL Ty pe 2におけるCPS (Common Part Sublayer)パケット ではパケットサイズが可変長となるため、このような到 着間隔のみの監視だけでは、正確なトラヒック監視を行 うことはできない。

[0014]

【発明が解決しようとする課題】解決しようとする問題 点は、従来の技術では、AAL Type2におけるC PSパケットのトラヒック監視を正確に行うことができ ない点である。本発明の目的は、これら従来技術の課題 を解決し、AAL Type 2を適用したATM網にお ける通信品質の向上を可能とするAAL Type2ト ラヒック制御装置を提供することである。

[0015]

【課題を解決するための手段】上記目的を達成するた め、本発明のAAL Type2トラヒック制御装置 は、AAL Type2で扱うCPSパケットの到着間 隔を監視する手段と共に、そのパケットサイズを監視す る手段を設け、利用者が通信開始時に申告してきたCP Sパケットの到着間隔とパケットサイズおよびそれらの ゆらぎ許容値も含めた比較を行い、申告値以上のCPS パケットを検出する構成とする。このように、パケット の到着間隔の監視のみならず、パケットサイズをそのゆ 50 た理論CPSパケット到着時刻にゆらぎを許容したCP

らぎ許容値も含めて監視する構成とすることにより、パ ケットサイズが可変長となるAAL Type 2 におけ るCPSパケットに対する正確なトラヒック監視を行 う。

[0016]

【発明の実施の形態】以下、本発明の実施例を、図面に より詳細に説明する。図1は、本発明のAAL Typ e 2トラヒック制御装置の本発明に係る構成の一実施例 を示すブロック図である。本図1において、1はAAL Type2トラヒック制御装置(以下、「トラヒック制 御装置」と記載)、2はATM端末、3はATM網であ る。

【0017】ATM端末2の利用者は、ATM網3を利 用するに当たり、トラヒック制御装置1との間で、ピー クセルレート(PCR)や平均セルレート(SCR)、CP Sパケットの到着間隔、パケットサイズ、および、それ らの揺らぎ許容値などのパラメータを申告し、その申告 値に基づき、以降のセルの転送を行う。トラヒック制御 装置1は、ATM端末2が、その申告を守ってセルを転 20 送しているかどうかを常に監視する。特に、本例におけ るトラヒック制御装置1は、AAL Type2におけ るCPSパケットのトラヒック監視を行うために、到着 時刻監視部laと、サイズ監視部lb、および、基準値 算出部1 c を具備している。

【0018】到着時刻監視部1aは、ATM端末2から トラヒック制御装置1に到着したCPSパケットの到着 時刻が、申告されたCPSパケットの到着間隔に適合し ているか否かを判定する。また、サイズ監視部1bは、 到着したCPSパケットのパケットサイズが、申告され 30 たパケットサイズに適合しているか否かを判定する。基 準値算出部1 cは、到着時刻監視部1 a およびサイズ監 視部1bのそれぞれでの適合性の判定に用いる基準値を 算出する。

【0019】すなわち、基準値算出部1cは、ATM端 末2からトラヒック制御装置1に到着したCPSパケッ トが、到着時刻監視部laの判定により、セル到着許容 時刻に等しくもしくは遅くに到着し、かつ、サイズ監視 部1bの判定により、CPSパケット許容サイズに等し いか小さい場合に、次に到着するCPSパケットの、到 40 着時刻監視部1 a での判定を行うための基準となる理論 CPSパケット到着時刻を、到着したCPSパケットの 到着時刻と、利用者が通信開始時に申告したCPSパケ ット到着間隔とにより計算すると共に、サイズ監視部1 bでの判定を行うための基準となる理論CPSパケット サイズを、到着したCPSパケットのパケットサイズと 利用者が通信開始時に申告したCPSパケットサイズと により計算する。

【0020】到着時刻監視部1aは、次に到着したCP Sパケットの到着時刻が、基準値算出部1cで算出され 5

Sパケット到着許容時刻よりも早いかどうかを監視して、その適合性を判定する。また、サイズ監視部1bは、次に到着したCPSパケットのパケットサイズが、基準値算出部1cで算出された理論CPSパケットサイズにゆらぎを許容したCPSパケット許容サイズよりも大きいかどうか監視して、その適合性を判定する。

【0021】以下、図2および図3を用いて、このような構成のトラヒック制御装置1の動作を説明する。図2は、図1におけるトラヒック制御装置による処理手順例を示すフローチャートである。本例は、CPSパケット・トラヒックを監視するためのアルゴリズムを示しており、時刻Taに、パケットサイズLaのCPSパケットが到着すると(ステップ201)、まず、図1の到着時刻監視部1aにより、その時刻Taが、基準値算出部1cが算出した基準値(理論CPSパケット到着時刻)に申告された揺らぎ許容値を許容した場合のCPSパケット到着時刻より早いか否かを判別する(ステップ202)。

【0022】早ければ、そのCPSパケットを不適合なものと判断する(ステップ205)。遅ければ、次に、図1のサイズ監視部1bにより、そのCPSパケットのパ20ケット長が、基準値算出部1cが算出した基準値(理論CPSパケットサイズ)に申告された揺らぎ許容値を許容した場合のCPSパケット許容サイズより大きいか否かを判別する(ステップ203)。

【0023】大きければ、そのCPSパケットを不適合なものと判断し(ステップ205)、また、小さければ、適合なものと判断し、図1の基準値算出部1cにより、次に到着するCPSパケットの適合/不適合の判別に用いる基準値(理論CPSパケット到着時刻と理論CPSパケットサイズ)を算出する。すなわち、次に到着するCPSパケットの理論CPSパケット到着時刻を、時刻Taと申告されたCPSパケットサイズを、パケットサイズLaと申告されたCPSパケットサイズにより計算する(ステップ204)。

【0024】図3は、図2におけるトラヒック制御装置の処理手順例の詳細を示すフローチャートである。図中のステップ302、303が図2におけるステップ202の詳細を、また、図中のステップ304、305が図2におけるステップ203の詳細を、そして、図中のステップ306が図2におけるステップ204の詳細をそれぞれ示している。

【0025】図1のトラヒック制御装置1は、時刻Taに、パケットサイズLaのCPSパケットが到着すると(ステップ301)、まず、到着時刻監視部1aにより、そのCPSパケットが、利用者が通信開始時に申告したPeak Packet Rate(PPR)とその許容値(Δ ppr)を組み合わせたCPSパケット到着許容時刻と比べ早く到着しているかどうか監視し(ステップ302)、また、到着したCPSパケットが、利用者が通信開始時に申告したSu

stainable Packet Rate(SPR)とその許容値(Δ spr)を組み合わせたCPSパケット到着許容時刻と比べ早く到着しているかどうか監視する(ステップ303)。

【0026】また、サイズ監視部1bにより、到着した CPSパケットが、利用者が通信開始時に申告したMaxi mum Packet Size(MPS)と比べ超過しているかどうか 監視し(ステップ304)、さらに、到着したCPSパケットが、利用者が通信開始時に申告したSustainable Pa cket Size(SPS)とその許容値Δspsを組み合わせたC PSパケット許容サイズと比べ超過しているかどうか監 視する(ステップ305)。

【0027】そして、到着したCPSパケットが、ステップ $302\sim305$ の各判定により、利用者が通信開始時に申告したPPRとその許容値(Δ ppr)、SPRとその許容値(Δ spr)、MPS、SPSとその許容値(Δ sps)のそれぞれを満たしている場合、基準算出部1cにより、次に到着するCPSパケットのステップ302, 303での判定を行うための基準となる理論CPSパケット列着時刻と、ステップ304での判定を行うための基準となる理論CPSパケットサイズを計算する(ステップ306)。

【0028】ここで、最初のパケットサイズ La(1)の CPSパケットの到着時刻 Ta(1)に関しては、理論C PSパケット到着時刻 (TATppr, TATspr)は、時刻 Ta(1)に、また、理論CPSパケットサイズ (TPSsps)は、La(1)にそれぞれ初期化する。

【0029】続くk番目のCPSパケットについては、まず、図1における到着時刻監視部1aのPPR(Peak Packet Rate)を監視する機能により、ステップ302に 30 おいて、以下のようにしてその適合性を判定する。すなわち、その到着時刻Ta(k)が、現在のTATpprとその許容値(Δppr)を組み合わせたCPSパケット到着許容時刻(TATppr値一許容値Δppr)よりも小さい(早い)ならば、そのCPSパケットは不適合であると判定し、また、大きいか等しければ、そのCPSパケットは適合であると判定する。

【0030】ステップ302において適合であると判定されたCPSパケットについては、図1の到着時刻監視部1aのSPR (Sustainable Packet Rate)を監視する機能による、次のステップ303での処理において、その適合性を判定する。すなわち、そのk番目のCPSパケットの到着時刻Ta(k)が、現在のTATsprとその許容値 Δ sprを組み合わせたCPSパケット到着許容時刻(TATsprー許容値 Δ spr)よりも小さい(早い)ならば、そのCPSパケットは不適合であると判定し、また、大きいか等しければ、そのCPSパケットは適合であると判定する。

合わせたCPSパケット到着許容時刻と比べ早く到着し 【0031】このように、ステップ302,303におているかどうか監視し(ステップ302)、また、到着し いて適合と判定されたCPSパケットについては、図1たCPSパケットが、利用者が通信開始時に申告したSu 50 のサイズ監視部1bのMPSを監視する機能による、ス

7

テップ304でのMPSを監視する処理において、その 適合性を判定する。すなわち、k番目のCPSパケット のパケットサイズLa(k)が、MPSよりも大きいなら ば、そのCPSパケットは不適合であると判定し、ま た、小さいか等しければ、そのCPSパケットは適合で あると判定する。

【0032】さらに、ステップ302~304において 適合と判定されたCPSパケットについては、図1のサイズ監視部1bのSPSを監視する機能による、ステップ305での処理において、その適合性を判定する。す 10 なわち、k番目のCPSパケットのパケットサイズ La(k)が、現在のTPSspsとその許容値 Δ spsを組み合わせたCPSパケット許容サイズ(TPSsps値+許容値 Δ sps)よりも大きいならば、そのCPSパケットは不適合であると判定し、また、小さいか等しければ、そのCPSパケットは適合であると判定する。

【0033】ステップ302~305のいずれかにおいて不適合CPSパケットと判定された場合(ステップ307)、TATppr、TATspr、TPSspsは変更されないが、ステップ301~305の全てにおいて適合セル20と判定された場合、図1の基準値算出部1cによるステップ306での処理において、TATppr、TATspr、TPSspsを変更する。すなわち、TATpprに関しては、セルの到着時刻Ta(k)がTATpprよりも小さいか等しいならば、そのTATpprに、利用者が通信開始時に申告したPPRの逆数(Tppr)を加えて更新し、また、セルの到着時刻Ta(k)がTATpprよりも大きければ、(Ta(k)+Tppr)に更新する。

【0034】同様に、TATsprに関しては、セルの到着時刻Ta(k)がTATsprよりも小さいか等しいならば、そのTATsprに、利用者が通信開始時に申告したSPRの逆数(Tspr)を加えて更新し、また、セルの到着時刻Ta(k)がTATsprよりも大きければ、(Ta(k)+Tspr)に更新する。また、TPSspsに関しては、CPSパケットサイズLa(k)が、TPSspsよりも大きいか等しいならば(SPS-(La(k)-TPSsps))に更新し、TPSspsよりも小さければSPSに更新する。

【0035】以上、図1~図3を用いて説明したように、本実施例のAAL Type2トラヒック制御装置では、AAL Type2で扱うCPSパケットの到着間隔を監視すると共に、そのパケットサイズを監視する

構成とし、利用者が通信開始時に申告してきたCPSパケットの到着間隔とパケットサイズおよびそれらのゆらぎ許容値も含めた比較を行うことにより、申告値以上のCPSパケットを検出する。これにより、AAL Type2コネクションレベルでのリソース監視を、従来技術に比べて厳密に行うことが可能となり、申告値以上のCPSパケットを送出した利用者による網全体の遅延品質や損失品質といった通信品質の低下を抑えることができる。

【0036】尚、本発明は、図1~図3を用いて説明した例に限定されるものではなく、その要旨を逸脱しない範囲において種々変更可能である。例えば、本例では、ATM端末とATM網間にあるトラヒック制御装置に到着したCPSパケットを対象に監視を行っているが、網間インタフェース当に到着するCPSパケットを対象として監視することでも良い。

[0037]

【発明の効果】本発明によれば、CPSパケットの到着間隔の監視のみならず、パケットサイズをそのゆらぎ許容値も含めて監視することができ、パケットサイズが可変長となるAAL Type2におけるCPSパケットに対する正確なトラヒック監視を行うことが可能となり、AAL Type2を適用したATM網における通信品質を向上させることが可能である。

【図面の簡単な説明】

【図1】本発明のAAL Type2トラヒック制御装置の本発明に係る構成の一実施例を示すブロック図である。

【図2】図1におけるトラヒック制御装置による処理手 30 順例を示すフローチャートである。

【図3】図2におけるトラヒック制御装置の処理手順例 の詳細を示すフローチャートである。

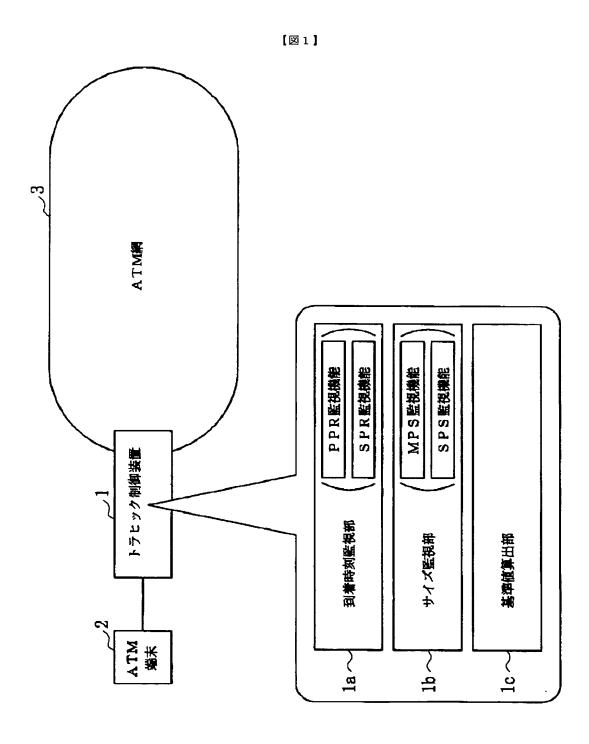
【図4】従来のATM網におけるセル・トラヒック制御の手順例を示すフローチャートである。

【図5】図4におけるセル・トラヒックの監視手順例の 詳細を示すフローチャートである。

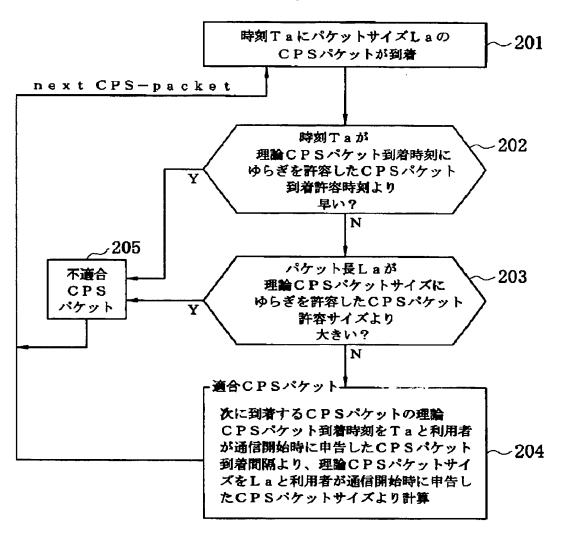
【符号の説明】

1:トラヒック制御装置、1a:到着時刻監視部、1 b:サイズ監視部、1c:基準値算出部、2:ATM端 40 末、3:ATM網。

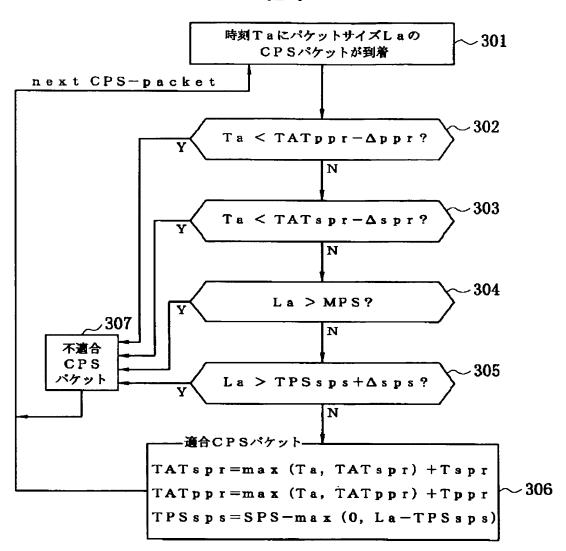
8



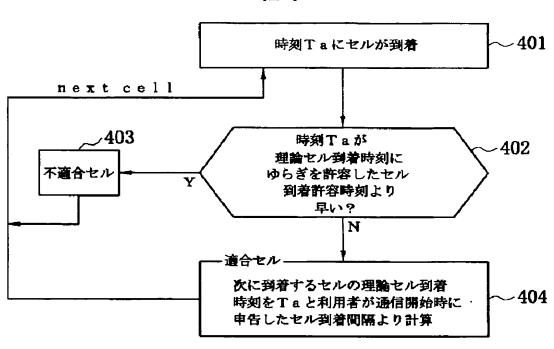
【図2】



【図3】



【図4】



【図5】

